

# 09/025,133 JPA 4-031948

### PATENT ABSTRACTS OF JAPAN

(11) Publication number: 04031948 A

(43) Date of publication of application: 04 . 02 . 92

(51) Int. CI

G06F 13/38 G08F 13/14

(21) Application number: 02137051

(22) Date of filing: 29 , 06 , 90

(71) Applicant:

**CANON INC** 

(72) Inventor.

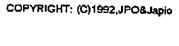
KON FUMIO

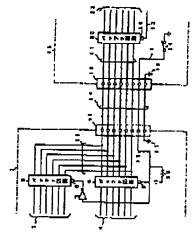
(54) INPUT/OUTPUT CONTROLLER

(57) Abstract:

PURPOSE: To attain the interfaces of different control functions by means of a single connector which secures the connection between a host device and each input/output device by selecting automatically either one of grant means through a selection means based on the received control type designation state.

CONSTITUTION: An I/O side tag signal line 18 is opened when a control method selection switch 24 is opened (OFF) in a control system A selected by an I/O device 15. A buffer circuit 6 is inactivated by the signal connected to a host side tag signal line 11, and the electrical connection is canceled between a control signal group 4 and a host control signal 10. Instead a buffer circuit 5 is activated, and a control signal group 3 led to the signal 10 and connected to the device 15 via a host side connector 13 and an interface cable 14. Under such conditions, the group 3 and a control signal line 23 communicate with each other. In such a constitution, the misconnection is prevented between a host device and the device 15.





⑩日本国特許庁(JP)

**卵特許出願公開** 

# 四公開特許公報(A)

平4-31948

@Int.Cl. 5

識別配号

庁内整理番号

❷公開 平成4年(1992)2月4日

G 06 F 13/38 13/14 320 A

7052-5B 7230-5B

審査論求 未請求 請求項の数 1 (全4頁)

60発明の名称

入出力制御装置

Ø特 顧 平2-137051

@出 頭 平2(1990)5月29日

**②**発明者 昆

文 夫

東京都大田区下丸子3丁目30番2号 キャノン株式会社内

⑦出 顋 人 キャノン株式会社

東京都大田区下丸子3丁目30番2号

四代 理 人 弁理士 小林 将高

明 短档 🖀

1. 発明の名称

入出力制御裝置

2. 特許額求の範囲

3. 発明の詳細な説明

[産業上の利用分野)

この発明は、ホストと入出力装置とを接続して 双方向に情報転送を制御する入出力制御設置に関 するものである。

「健来の技術」

従来、この種の装置においては、複数種の入出 力装置(1 / 0 装置)をホストに設けられる物理 的同一なコネクタを介して接続することは行われ ていないのが現状である。

このため、複数種の入出力装置(I / O 装置)A、Bをホストに接続するためには、コネクタの選子に対して入出力装置(I / O 装置)A、Bに対応して各々選子制御機能が重複しないように信号割付けを行い、見掛け上入出力装置(I / O 装置)A、Bが同一物理コネクタに接続して疑似的に信号処理を可能としているに過ぎなかった。

- 〔発明が解決しようとする課題〕

しかしながら、従来の方式ではコネクタの各類子に対して重複して全く異なる機能を有する制御信号を割付けることができないため、下記(1) ~(3) に示す問題点があった。

(I) I つの物理コネクタを複数種の I / O 装置で分割するため確保される信号本数に制限が多

11 732

特用平4-31948(2)

い。

- (2) 信号本数を増加させるためには、より多端 子のコネククを使用する必要が生じる。
- (3) ホスト装置に同程の物理形状を有するコネクタを基備させた場合、I/O装置との接続関係を示す表示等が要求される。

この発明は、上記の問題点を解決するためになされたもので、ホストと各入出力装置を接続する単一のコネクタで制御機能が異なるインタフェースを実現可能な入出力制御装置を得ることを目的とする。

# [課題を解決するための手段]

この発明に係る入出力制御裁領は、入出力設置に対する少なくとも2種以上の制御規能をおかった付与する複数の付与手段と、入出力の制力を複数の付与手段とも2種以上の制定を表する指定手段と、この指定手段とは接りに対象により伝達する伝達手段と、この伝達する伝達する伝達手段と、この伝達する伝達する伝達手段と、この伝達する伝達する伝達手段と、ことでありにより伝達するにより伝達するに表づいてあります。

段を構成するホスト側のタグ信号級11が接続されている。8、9はハイ・インビーダンス両興端子で、タグ信号級11の日/L状態に近じてバッファ回路5、6の何れか一方が有効となる。

12はホスト側の接地線、13はホスト側の接続コネクタ・14はインタフェースケーブル、15は入出力装置(I/O装置)、16は入出力装置(I/O関接続コネクタ(I/O関接続コネクタ(I/O側接続コネクタ(I/O側接続 I/O側を開発して、18はI/O側を開発して、19はI/O側接地が、20はバッチ、25は「I/O選択成する制御方法選択スイッチ、25はブルアップ回路である。

このように構成された入出力制御装置において、指定手段(この実施例では制御方法選択スイッチ24)により入出力装置15からホスト(ホスト装置1)に要求される少なくとも2種以上の制御種別が指定されると、伝達手段(タグ信号線11、18等より構成される)が制御方法選択ス

段を目動選択する選択手段とを設けたものである。

### [作用]

この発明においては、指定手段により入出力要 置からホストに要求される少なくとも2種以上の 制御種別が指定されると、伝達手段が指定手段に よる制御種別指定状態をホストに対してコネクに 接続により伝達し、伝達された制御種別指定状態 に基づいて選択手段が各付与手段のいずれかを自 動選択し、入出力装置とホストとの制御種別を自 動変更して信号転送処理を可能とする。

### [実施例]

第1 図はこの発明の一実施例を示す入出力制御装置の構成を説明するブロック図であり、1 はポスト語電で、制御信号グループ3、制御信号 1 0 に付与するバッファ回路 5 、 6 を備えている。 パッファ回路 5 、 6 はこの発明に強る付与手段に対応し、同一の制御信号 1 0 に対して異なる制御総理を付与する。7 はインバーク回路で、伝達手

イッチ24による飼御機別指定状態をホスト装置 1に対して接続コネクタ13、16の接続により 伝達し、伝達された制御機別指定状態に基づて 選択手段(この実施例ではハイ・インピーダンス 初御端子8、9、インパータ回路7等より構成される)が各付与手段(パッファ回路5、6)のいずれかを自動選択し、入出力装置15とホス映を 電1との制御種別を自動変更して信号転送処理を 可能とする。

以下、情報処理装置がホスト装置1 およびエノ 〇 装置1 5 により構成されている場合における制 御慣別変更処理について説明する。

ホスト設置1と1/0装置15の接続に関しては、各々設けられたホスト側接続コネクタ13および1/0側接続コネクタ16を程由し、インタフェースケーブル14により接続されている。今、1/0装置15が制御種別として制御信号線を選択する場合は、1/0装置15の制御信号線23が双方向性をもつバッファ回路20を介し、1/0側翻御信号17として1/0側接続コネク

**#09/30/02** 17:54

# 特別平4-31948(3)

タ16に出力される。 I / O 側接続コネクタ18 には、この他の制御線としてI/0倒タグ信号線 18およびI/0個接地線19もまた接続され る』ここで、1/0装置15が制御方式Bを要求 する際に、制御方法選択スイッチ14を昂じるこ と(ON)であると仮定する。伽御方法選択スイ ッチ24が閉じられると1/0側タグ個号線18 は接地レベル(LOW)としてI/O側接続コネ クタ16に至る。エノロ側タグ信号線18はさら にインタフェースケーブル14、ホスト側接続コ ネクタ13を経由してホスト芸庫1のホスト側ヶ グ信号線11に至る。ホスト側タグ信号錐11 は、内部配線によりパッファ回路6のハイ・イン ピーダンス制御端子9およびインバータ回路でに 入力される。インバータ回路でに入力された信号 は論理的否定変換(インバート)を受けて、バッ ファ回路5のハイ・インピーダンス制御嫡子8に 接続される。具体的には、ハイ・インピーダンス 制御銘子目には、「HIGH」レベル、ハイ・イ ンピーダンス創御鴆子9には「LOW」レベルが

供給される。ハイ・インピーダンス制御選子台、 9は各々パッファ回路5.6の活性化(アクティ ブ)を刺御する端子であり、「LOW」入力で回 路が活性化され、「HIGH」入力で非活性状態 になる。この論理に従うと、バッファ回路5世、 ハイ・インピーダンス制御増子Bが「HIGH」 状態のため、非活性状態(ハイ・インピーダンス 状態)となり、制御信号グループ3およびホスト 側制御信号10に影響を与えない。また、バッフ ァ 回路 6 の ハイ・インピー ダンス 制御 端子 9 は 「LOW」状態のため、活性化され側極信号グル - ブ 4 と ホ ス ト 側 勧 御 信 号 1 0 と は 交 信 が 行 わ れ、公知の信号伝達がなされる。ホスト側刺御信 号10は、ホスト鋼接地線12とともに、ホスト 側接続コネクタ13に至り、インタフェースケー ブル14を介して接続される。この状態では倒御 信号グループ4と割御信号級23との間で制御交 換が実施される。I/O 装置15が制御方式Aを 選択する際には、制御方法選択スイッチ24が開 けられると(OFF)、I/O側タグ信号譲18

はオープン状態となる。しかし、I/O側タグ信 号線18がインタフェースケーブル14を経由し て、ホスト側タグ信号級11に接続された信号 は、ブルアップ回路25に接続されているため、 信号レベルとして「HIGH」状態が保持され る。低号は、さらにハイ・インピーダンス制御鴆 子9に対して「HIGH」状態、ハイ・インピー ダンス制御端子8に対して「LOW」状態を伝え る。これにより、パッファ回路6は非活性化さ れ、制御信号グループ4とホスト個制御信号10 は電気的接続がなくなり、代わりにバッファ回路 5が活性化され制御信号グループ3は、ホスト側 阿御信号10に至り、ホスト 伽怪続コネクタ1 3. インタフェースケーブル14を介してI/O 装置15に接続される。この状態では、制御信号 グループ3と制御信号報23間が交信状態とな **5**.

第2図はこの発明に係る入出力制御装置におけ る制御方式切換え処理手順の一例を説明するフロ ーチャートである。なお、(1) ~(5) は各ステッ ブを示す。

先ず、入出力装置15より使用する制御方式を スイッチ等により指定する(1)。 制御方式指令が 伝達されるのを符機し(2)、制御方式指令が伝達 されたら、制御方式を決定し(3)、情報交信を開 始する(4)。 次いで、制御方式切換え要求が入力 されるのを符機し(5)、YBSならばステップ (3) に戻り、NOならば処理を終了する。

なお、上記実施例では2種類の制御方式A、B を問一のインタフェースケーブル14により達成 する場合について説明したが、接続上の電気的制 約が許されるならば、ホスト装置)に属するパッ ファ回路の経路を増加させ、2種以上の制御方式 を選択設定することができる。また、ホスト側割 師信号10の信号本数、ホスト側タグ信号線11 として接続される信号本数についても、この実施 例に限定されることなく適宜設定すれば良い。更 に、上記実施例では制御方式を選択する手段とし て制御方法選択スイッチ24により違成する場合 について説明したが、これは物理的スイッチであ

### 特開平4-31948(4)

る必要はなく、他の等価的回路として変現しても 構わない。また、上記実施例ではバッファ回路と してハイ・インピーダンス制御タイプの例を用い て説明したが、オープン・コレクタ接続。ワイヤ ード・オア接続等の回路素子で構成して同様の効 果を達成できる。

また、刺御方式による選択される各制御信号は 入力線、出力線、双方向入出力銀のいずれを定義 しても構わない。

### [発明の効果]

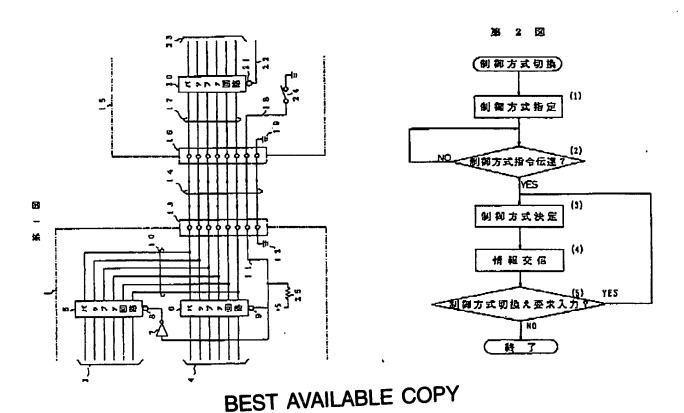
ネクタでインタフェース可能となる。また、ホスト装置に設ける付与手段の数に比例して任意個数のI/O装置を投続することができる。更に、ホスト装置とI/O装置間を接続する物理的コネクタ形状を統一化することができ、ホスト装置とI/O装置間の譲接続を未然に防止することができる等の効果を奏する。

### 4. 図面の簡単な説明

第1図はこの発明の一実成例を示す入出力制御 装置の構成を説明するブロック図、第2図はこの 発明に係る入出力制御装置における制御方式切換 え処理手順の一例を説明するフローチャートである。

図中、1はホスト装置、5、6、20はバッファ回路、7はインバータ回路、11、18はタグ信号級、13、16は接続コネクタ、24は制御方法運択スイッチである。

代理人 小林 将 高 医八开



-322-